

1. 基礎情報		
社名	日本シノプシス合同会社 (Nihon Synopsys G.K.)	
住所	東京都世田谷区玉川2-21-1 二子玉川ライズ・オフィス 15階	
受入担当者	日本シノプシス インターンシップチーム	
連絡先	E-mail : gakusei@synopsys.com	
2. 事業概要		
組織概要	従業員数	297名 (日本法人) / 9,322名 (Worldwide)
	設立年度	1986年
	代表者名	社長 職務執行者 藤井 公雄
	事業規模	非公開 (日本法人) / NASDAQ上場、2014年度 Revenue \$2.05 billion (米国本社)
事業内容	現在の半導体開発は「EDAツールを使った設計手法」がメインとなっていますが、私たちは世界に先駆けてこの「EDAツール」を生み出し、半導体設計にイノベーションを起こしてきました。いまではEDAのみならずIP製品を拡充し、世界のエレクトロニクス市場の革新に貢献するテクノロジーを提供し続けています。	
3. 就業条件		
受入人数	10名程 (2017年3月に高専、大学、大学院 (修士/博士) 卒業見込みの方)	
受入部門	Solutions Group, Design Group	
就業期間	2015/8/17/月～ 2015/8/28/金 (土日休み、10日間)	
就業時間	9:30 ~ 18:00 (昼休憩 1時間)	
昼食代	1,500円支給	
交通費・宿泊所	交通費：実費支給(上限有、応相談) 宿泊所：遠方の方のみ提供 (応相談)	
応募資格	Windows/Office, Unix 基本オペレーションで支障の無いこと 下記何れかの知識/経験を有する者 ・Verilog HDL等を使用し、論理回路設計/検証経験があること ・C/C++、もしくはScript言語(Perl, Tcl, Bash, php等)を使用して、プログラミングができ、コンピュータハードウェアの仕組みに興味があること	
応募期間	7月中旬-下旬を目処に定員に達し次第締切、詳細は下記リクナビで随時更新 <a href="http://job.rikunabi.com/2017/company/top/r479961086/">http://job.rikunabi.com/2017/company/top/r479961086/</a>	
選考方法	以下よりエントリーシートをダウンロードし、gakusei@synopsys.comまで送付して下さい。 <a href="http://www.synopsys.com/japan/careers/Pages/default.aspx">http://www.synopsys.com/japan/careers/Pages/default.aspx</a> 書類審査後、必要に応じて面接を行います。	
その他	機密漏えい対応のため、守秘義務を明示した覚書にサインをしていただきます。 応募書類は返却いたしません。	
4. 就業内容		
就業テーマ	情報社会イノベーションの根幹を担う半導体。 その一連の設計開発工程を通し、SoC開発におけるEDA並びにIPの位置付けを理解する。	
目的・概要	プログラム概要	<b>EDA Design Flow の学習</b> 1) EDA Design Flow 概略 2) Synopsys Main Product の紹介 <b>ASICフロントエンド設計</b> 1) CPUのブロック概略、特定のモジュールのRTL記述を確認 2) RTLのソースを見て、回路の概略を理解 3) 論理合成し、Timing, Areaを解析 <b>IP設計実習</b> 1) 設計仕様をベースにRTL設計/検証 2) 設計品をIPに組み込み→FPGA実装/評価、アプリケーションSWとの関連性を理解
	期待する結果	一連のIP設計開発フローを理解し、設計したIP資産をSoCの機能ブロックの一部として、EDA環境を駆使しチップ設計の実務に近い形で体験する。
スケジュール (※以下のスケジュールを予定しておりますが、変更する可能性もございます。)		
日程	就業場所	就業の概要
8/17/月	二子玉川オフィス	オリエンテーション
8/18/火- 8/27/木		8/18(火) - 8/19(水) : EDA Design Flowの学習、ASICフロントエンド設計 8/20(木) - 8/27(木) : IP設計実習
8/28/金		実習結果発表会

我々の生活には欠かせないスマホ・パソコン・自動車・飛行機・医療機器等の最先端デジタル機器。  
これらの心臓部・頭脳である半導体の設計には、Synopsysが開発した製品が使われています。

### EDA(Electronics Design Automation)

集積回路や電子機器の設計作業の  
自動化を支援するためのソフトウェア

### IP(Intellectual Property)

機能単位でまとめられた部分的な回路情報  
例：CPU、メモリ、USB

## Synopsysの3つの強み



### 技術力・開発力

- ・EDA/IP業界で世界シェアNo.1
- ・売上の32%を研究開発に投資



### 安定した経営力

- ・9期連続売上増、昨年度は売上20億ドルを突破



### 人にも自然にも優しい就業環境

- ・外資系ならではの自由でオープンな社風
- ・洗練された環境に優しいオフィス空間

これまでインターンシップに参加頂いた方々に弊社のインターンシップの魅力をお聞きしました。



愛知県 Y.Nさん

### 開発フローのひとつひとつに込められた、“開発の本質”を感じとってほしい。

Synopsysのインターンシップは、熟練の技術者の方の指導を受けながら、ハードウェア設計の流れを体験することができます。濃厚な2週間の体験を通じ、業務内容や、半導体業界全般に取り巻く現状などを把握することができました。

### 疑問箇所・違和感はありません、社員の方が真摯に答えてくれます。

一連のIP設計フローを実際に自分で設計して体験することで、各フローの全体から見た役割、「なぜそのフローをその順序で行うことが大切なのか」等を学ばせていただきました。その緻密な設計フローは高品質かつ安全性・堅牢性の確保に繋がるためには不可欠なので、今後「エンジニアとして働いていくうえで大切にすべきこと・本質」を学べたと強く感じています。



長野県 T.Iさん

### 「学んできた知識が無駄ではなかった」と実感、自信を得ることが出来た。

学生1人につき1人のメンターが付くといった充実したサポートの下、仕様から設計、発表までの工程を短期間に集中して経験することができ、精神的にも技術的にも大きく成長することが実感できました。世界中で働いている方々の仕事を拝見し、お話を伺うことで世界中で仕事をするということがどういったことなのかを直接感じられました。



福島県 M.Nさん

※サポート体制は、実施年度により変更がありますのでご承知おき下さい。