

## 株式会社ソシオネクスト 夏季インターンシップ募集要項

### 1. 会社紹介

株式会社ソシオネクストは、SoC (System-on-Chip) の設計・開発および販売を事業とする2015年3月設立の若い会社です。現在、約2,850人の仲間たちが世界9拠点で活躍しております。

映像、通信、コンピューティング分野における世界トップレベルの技術を核に今日の様々なアプリケーションの進化を支え、人々の豊かな体験の実現に貢献します。

### 2. 応募資格

2020年3月卒業予定の大学院生、大学学部生、高専生

### 3. 募集学科

理系学生全般、特に、電気電子工学、情報工学、数学、物理を専攻されている方を歓迎します。

### 4. 開催時期及び期間

プログラム毎にご相談に応じますが、原則として下記期間の内、2週間となります。

・2018年8月20日(月) ～ 9月14日(金) ※土日祝日を除きます。

・初日に受付(会社紹介等)した後、実習先に配属となります。最終日は成果報告会がございます。

### 5. 開催場所

当社事業所(新横浜本社、京都事業所、高蔵寺事業所)。

### 6. 募集人数

計約20人、各プログラムに定員有。

### 7. 支給費用

①交通費：実費支給(上限有)、②昼食代見合：1,000円/日支給、③宿泊費用：当社規定による。

### 8. 服装

クールビズのため、ビジネスに適した服装でノージャケット、ノーネクタイでお願いします。

### 9. 注意点

①各自災害傷害保険、損害賠償責任保険の加入が必要、②推薦状の提出が必要。

### 10. 応募要領

下記①、②、③を、**7月2日(月)9時まで**、Emailで[recruit@socionext.com](mailto:recruit@socionext.com)にご応募ください。

#### ① 履歴書

学部・学科・研究科名 / 学年 / 研究テーマ及び研究内容(500字程度) を記載(形式自由)

#### ② 学生証のコピー

③ 応募したいプログラムを三つまでご記入ください。

記載例： 第一希望 3番      第二希望 1番      第三希望 6番

各プログラムは定員制です。応募をいただいたのち参加の可否を当社人事部よりご連絡します。

### 11. お問い合わせ先 ～ なんでもお気軽にお尋ねください。 ～

株式会社ソシオネクスト総務人事統括部人事部 採用グループ

TEL : 045-568-1005 E-mail : [recruit@socionext.com](mailto:recruit@socionext.com)

URL : <https://www.socionext.com/jp/>

別紙

**プログラム番号：1番 主管：カスタムSoCソリューション事業部**

プログラム名	ArmSoCをベースとしたロボットアーム試作機の開発
内容	<p>ArmSoCをベースとしたロボットアームを制御するデモ環境の開発を目的として、それに必要となるハードウェアの設計、プロトタイピング環境作成、及び制御用のソフトウェアの設計を行い、自ら設計した回路を自ら動かすところまで行って頂くコースです。</p> <p>具体的には、ロボットアーム制御に必要なハードウェアとソフトウェアの設計・検証およびFPGAボードを使用したプロトタイピング環境の作成に取り組んで頂きます。</p> <p>以下に関する経験があれば良いですが、経験がなくとも興味とやる気があればどなたでも構いません。</p> <ol style="list-style-type: none"> <li>1. 要求内容よりH/W及びS/Wに対するパーティショニング(機能分割)</li> <li>2. RTL記述(Verilog-HDL)</li> <li>3. FPGA実装(xilinx社製)</li> <li>4. C言語記述(C99)</li> </ol>
募集人数	2～3名
実施場所	新横浜本社

**プログラム番号：2番 主管：イメージングソリューション事業部**

プログラム名	Milbeautソフトウェア開発体験
内容	<p>デジカメ、スマホ、アクションカメラ、監視カメラなど、幅広いカメラシステムで採用実績のあるイメージングシグナルプロセッサ『Milbeaut』の最新SoCのソフトウェア(ドライバ)開発作業を体験して頂くコースです。</p> <p>実際にソフトウェアを組んで評価ボード上で検証を行います。</p> <p>組み込みソフトウェア開発経験者、C言語スキル保有者を歓迎します。</p>
募集人数	1名
実施場所	新横浜本社

**プログラム番号：3番 主管：イメージングソリューション事業部**

プログラム名	Milbeaut (ミルビュー)を用いた処理開発
内容	<p>イメージングプロセッサ「Milbeaut」の最新SoCを使って、新しい機能を開発する体験をして頂くコースです。</p> <p>具体的には既存のSoCを実際を使って、評価画像の撮影、機能を実装するためのソフトウェア開発と技術開発、その後の評価を行って頂きます。</p> <p>PCを使ったWindows系ツールやC++でのソフト開発、画像処理に興味のある方を歓迎します。</p>
募集人数	1名
実施場所	新横浜本社

**プログラム番号：4番 主管：ビジュアルソリューション事業部**

プログラム名	デジタル回路のシステム性能評価
内容	<p>映像・イメージング分野の最先端SoCのシステム性能に触れ、技術の広さ、深さ、楽しさを感じて頂くことを目的に設定したコースです。</p> <p>具体的には、最先端SoCを実際に動作させての性能評価、性能を左右するパラメータについての考察及び整理を行います。</p> <p>デジタル回路、信号処理回路に興味のある学生の方を歓迎します。</p>
募集人数	1名
実施場所	京都事業所

**プログラム番号：5番 主管：ビジュアルソリューション事業部**

プログラム名	Neural Network用デジタル回路の性能評価
内容	<p>映像・イメージング分野の最先端SoCに必要なNeural Network用デジタル回路の性能に触れ、技術の広さ、深さ、楽しさを感じて頂くことを目的に設定したコースです。</p> <p>具体的には最先端Neural Networkデジタル回路を実際に動作させて性能評価を行い、性能を左右するパラメータについて考察し、整理する。</p> <p>Deep Learning 技術、デジタル回路に興味のある方を歓迎します。</p>
募集人数	1名
施場所	京都事業所

**プログラム番号：6番 主管：エンタープライズソリューション事業部**

プログラム名	Hybrid Codec をプラットフォームとする行動推定技術
内容	<p>Hybrid Codec をプラットフォームとして使用し、映像の中の顧客動作を認識してデジタルマーケティングのための行動推定技術に関連した業務を体験して頂くコースです。</p> <ul style="list-style-type: none"> <li>・デジタルマーケティングをターゲットとする、行動推定技術の実装</li> <li>・上記の評価</li> </ul> <p>AI や行動推定技術の基礎知識をお持ちの学生の方を歓迎します。</p>
募集人数	1名
実施場所	新横浜本社

**プログラム番号：7番 主管：S o C設計開発統括部**

プログラム名	システム L S I 設計手法の分析・改善環境の作成
内容	<p>L S I の論理合成、D F T (Design for Testability) に関する設計手法を学ぶとともに、既存の手法が抱える課題の理解、改善方法について探求、体験頂くコースです。</p> <p>具体的には、最新の C A D ツール、設計支援スクリプトにて設計データの加工を行い、処理結果の分析、処理方法の変更、改善スクリプトを作成したうえで、データの詳細分析や、手法の改善作業を実施頂きます。</p> <p>Unix 使用経験、スクリプト言語 (Perl, C-Shell など) でのプログラミング、Excel でのデータ集計の経験がある方を歓迎します。 (論理設計や CAD ツールの使用経験は不問)</p>
募集人数	1~2名
実施場所	新横浜本社

**プログラム番号：8番 主管：共通テクノロジー開発統括部**

プログラム名	テクノロジープラットフォーム開発業務体験
内容	<p>ソシオネクストの全ての商品開発の基盤となる、プロセステクノロジー・デザイン環境構築や、基本ライブラリ開発など、S o C 技術開発のベースとなる業務を体験して頂きます。</p> <p>具体的には、メモリや I O セルなどの設計、回路シミュレーション、L S I のチップ解析、S o C 設計 EDA 環境の構築を行って頂きます。</p>
募集人数	1名
実施場所	京都事業所

**プログラム番号：9番 主管：共通テクノロジー開発統括部**

プログラム名	スタンダードセルの設計・開発
内容	<p>システムLSIの構成要素であるスタンダードセルの作成を通じて、その動作原理を理解するとともに、特性確認、回路チューニングによる実践技術を体験して頂くコースです。</p> <p>具体的には下記に取り組んで頂く予定です。</p> <ul style="list-style-type: none"> <li>・既存スタンダードセルを元に先端テクノロジー用プロトタイプ的设计・開発</li> <li>・回路シミュレーションによる特性抽出（キャラクタライズ）</li> <li>・性能向上を図るための回路チューニング実践</li> </ul> <p>Unixの使用経験、トランジスタの基礎知識、回路シミュレーション（Spice等）の経験のある方を歓迎します。</p>
募集人数	1名
実施場所	高蔵寺事業所

**プログラム番号：10番 主管：ネットワークソリューション事業部**

プログラム名	PLL間のノイズ干渉モデルの構築
内容	<p>複数PLLを搭載した場合の、相互変調（ノイズ）モデリングまたはノイズ耐性を有するPLL回路設計を行って頂きます。</p> <p>アナログ回路に関する研究をされている方を歓迎します。</p>
募集人数	1～2名（修士生限定）
実施場所	新横浜本社

**プログラム番号：11番 主管：ネットワークソリューション事業部**

プログラム名	SerDesの回路設計
内容	<p>SerDesの回路設計を行って頂きます。</p> <p>実習では、実際に16nm（or 7nm）FIN FETを取り扱って頂きます。</p> <p>回路は、CTLE, DFP, PLL, SAR ADC のどれかを検討中です。</p> <p>ご希望に応じ評価への参加も可能（数日）。</p> <p>アナログ回路に関する研究をされている方を歓迎します。</p>
募集人数	1～2名（修士生限定）
実施場所	新横浜本社